



**P1 ZBUS-40**

AA15	1	A15
AA14	2	A14
AA13	3	A13
AA12	4	A12
AA11	5	A11
AA10	6	A10
AA9	7	A9
A7	8	A7
A8	9	A8
A6	10	A6
A5	11	A5
A4	12	A4
A3	13	A3
A2	14	A2
A1	15	A1
A0	16	A0
GND	17	GND
VCC	18	VCC
M1	19	M1
RESET	20	RESET
CLK	21	CLK
INT	22	INT
WREQ	23	WREQ
WR	24	WR
RD	25	RD
IORD	26	IORD
D0	27	D0
D1	28	D1
D2	29	D2
D3	30	D3
D4	31	D4
D5	32	D5
D6	33	D6
D7	34	D7
TX	35	TX
RX	36	RX
SPARE1	37	SPARE1
SPARE2	38	SPARE2
SPARE3	39	SPARE3
SPARE4	40	SPARE4

**ZBUS-40 P4**

AA15	1	A15
AA14	2	A14
AA13	3	A13
AA12	4	A12
AA11	5	A11
AA10	6	A10
AA9	7	A9
A7	8	A7
A8	9	A8
A6	10	A6
A5	11	A5
A4	12	A4
A3	13	A3
A2	14	A2
A1	15	A1
A0	16	A0
GND	17	GND
VCC	18	VCC
M1	19	M1
RESET	20	RESET
CLK	21	CLK
INT	22	INT
WREQ	23	WREQ
WR	24	WR
RD	25	RD
IORD	26	IORD
D0	27	D0
D1	28	D1
D2	29	D2
D3	30	D3
D4	31	D4
D5	32	D5
D6	33	D6
D7	34	D7
TX	35	TX
RX	36	RX
SPARE1	37	SPARE1
SPARE2	38	SPARE2
SPARE3	39	SPARE3
SPARE4	40	SPARE4

**ZBUS-40 P5**

AA15	1	A15
AA14	2	A14
AA13	3	A13
AA12	4	A12
AA11	5	A11
AA10	6	A10
AA9	7	A9
A7	8	A7
A8	9	A8
A6	10	A6
A5	11	A5
A4	12	A4
A3	13	A3
A2	14	A2
A1	15	A1
A0	16	A0
GND	17	GND
VCC	18	VCC
M1	19	M1
RESET	20	RESET
CLK	21	CLK
INT	22	INT
WREQ	23	WREQ
WR	24	WR
RD	25	RD
IORD	26	IORD
D0	27	D0
D1	28	D1
D2	29	D2
D3	30	D3
D4	31	D4
D5	32	D5
D6	33	D6
D7	34	D7
TX	35	TX
RX	36	RX
SPARE1	37	SPARE1
SPARE2	38	SPARE2
SPARE3	39	SPARE3
SPARE4	40	SPARE4

S100: T2-1 to T2-2; T3-1 to T3-2  
 S101: T1-2 to T1-1; T2-2 to T2-3; T3-1 to T3-2  
 S102: T1-2 to T1-3; T2-1 to T2-2; T3-2 to T3-3

Simple80  
 May 10, 2019  
 Rev 1  
 (C)2019 H. SHEN

IDE44